

1直リチウムイオン/リチウムポリマー2次電池用保護IC

MJ3542 シリーズ

概要

MJ3542シリーズは保護ICとMOS-FETを1つのパッケージに内蔵したリチウムイオン/リチウムポリマ 二次電池の保護用ICです。リチウムイオン/リチウムポリマ 電池1セルの過充電、過放電、放電過電流、短絡、充電過電流の検出が可能です。

特長 1) 各種検出/復帰電圧の選択範囲と精度

・ 過充電検出電圧 4.10V~4.60V, 5mVステップで選択可能 精度±10mV

・過充電復帰電圧 Vdet1 - CHYS ※1

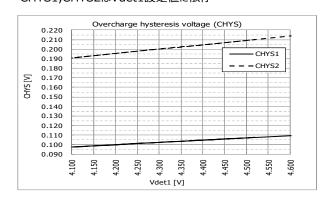
・過放電検出電圧 2.00V~2.80V, 100mVステップで選択可能 精度±35mV

・過放電復帰電圧 Vdet2 + DHYS ※2

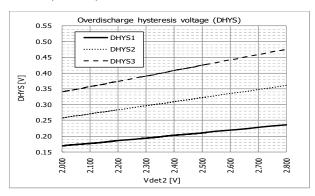
・放電過電流検出電流・充電過電流検出電流3.0A~12.0A、0.1Aステップで選択可能 ※3・充電過電流検出電流3.0A~12.0A、0.1Aステップで選択可能 ※3

・ 短絡検出電圧 90mV~180mV, 5mVステップで選択可能 精度±10mV

*1 CHYS(ヒステリシス電圧)は、 無し(0V),CHYS1,CHYS2から選択可能 CHYS1,CHYS2はVdet1設定値に依存



*2 DHYS(ヒステリシス電圧)は、 無し(0V),DHYS1,DHYS2,DHYS3から選択可能 DHYS1,DHYS2,DHYS3はVdet2設定値に依存



(特記なき場合、Ta=25℃)

※3 過電流検出電流の精度は設定値によって変わります。 詳細に関しましては弊社までお問い合わせください。

2) 各種検出遅延時間の選択範囲

過充電検出遅延時間 1.024s, 4.60s から選択可能

・過放電検出遅延時間 20ms, 96ms, 144ms から選択可能

・放電過電流検出遅延時間 6ms, 8ms, 12ms, 16ms, 20ms, 32ms, 128ms, 256ms から選択可能

・充電過電流検出遅延時間 8ms, 16ms, 32ms から選択可能

・ 短絡検出遅延時間 300us~600us, 50usステップで選択可能





ミツミ お問い合わせ Q Search

https://mtm-sec.mitsumi.co.jp/web/ic/

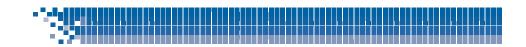
ミツミ電機株式会社

半導体事業部 戦略技術部 tel:046-230-3470

■ 本リーフレットに記載の会社名・社名ロゴ・商品名・製品名・サービス名等は、各社・各団体の商標または登録商標です。

- 配載された製品は改良などにより、外観及び記載事項の一部を予告なく変更することがあります。
- 記載された表面は以来などにより、7年後とい野歌寺男が一部をす古ない表生りらしこかのリまり。 ■ 記載内容は実際にご注文される時点での個別の製品の仕様を保証するものではありませんので、ご使用にあたりましては、必ず製品仕様書・製品規格をご請求の上、確認して頂きますようお願い委します。





3) 0V電池への充電機能 「禁止」/「許可」の選択が可能

4) 低消費電流

・通常動作モード時 Typ. 4.5uA, Max. 7.0uA

・スタンバイモード時 Max. 0.1uA (過放電ラッチ機能「あり」の場合)

Max. 0.3uA (過放電ラッチ機能「なし」の場合)

5) MOS-FET

・ソース・ソース間オン抵抗 Typ. 4.7mΩ (@VDD=3.6V)

6) パッケージ

• SSON-6N $3.60 \times 1.80 \times 0.65 \text{ [mm]}$

端子説明

PLP-6G		名称	機能
10 9 1 7 3 4 5	1	DOUT	放電MOS-FET制御端子(G1に接続)
	2	VSS	負側電源入力端子
	3	VPP	テスト端子(VSSに接続)
	4	S2	充電MOS-FETソース端子
	5	G2	充電MOS-FETゲート端子(COUTに接続)
	6	COUT	充電MOS-FET制御端子(G2に接続)
	7	V-	充電器マイナス電位入力端子
	8	VDD	正側電源入力端子
	9	S1	放電MOS-FETソース端子
	10	G1	放電MOS-FETゲート端子(DOUTに接続)





絶対最大定格

項目	記号	最小	最大	単位
電源電圧	VDD	-0.3	8.0	V
充電器マイナス端子電圧	V-	VDD-15	VDD+0.3	V
ソース・ソース間電圧	VSSS	1	15	V
ソース電流	IS	-	12	Α
保存温度	Tstg	-55	125	${\mathbb C}$

推奨動作範囲

項目	記号	最小	最大	単位
動作周囲温度	Topr	-40	85	$^{\circ}$
動作電圧	Vop	1.5	4.8	V

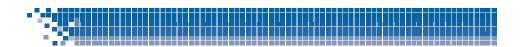
電気的特性

(特記なき場合、Ta=25℃)

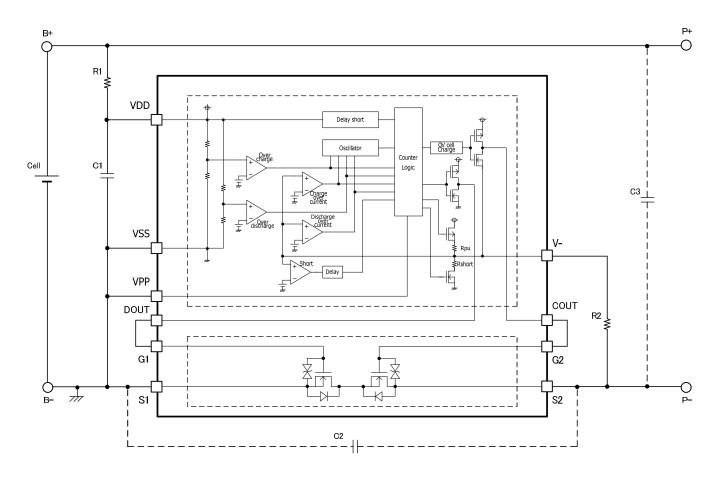
項目	記号	条件	最小	標準	最大	単位
消費電流項目						
通常動作時消費電流	Idd	VDD=4.0V, V-=0V	-	4.5	7.0	uA
スタンバイ時消費電流	Istb	Vdet2=Vrel2	-	-	0.1	uA
人タンハ1吋用貝电池	ISLD	Vdet2≠Vrel2	-	0.15	0.30	uA
		検出/復帰電圧項目				
過充電検出電圧	Vdet1		Typ-0.010	Vdet1	Typ+0.010	V
過充電復帰電圧 Vrel	Vrel1	Vdet1=Vrel1	Typ-0.030 Vrel1		Typ+0.010	V
	Vieii	Vdet1≠Vrel1	Typ-0.030	vieii	Typ+0.030	V
過放電検出電圧	Vdet2		Typ-0.035	Vdet2	Typ+0.035	V
過放電復帰電圧	Vrel2	Vdet2=Vrel2	Typ-0.035	Vrel2	Typ+0.045	V
迎 双电传师电压	Vieiz	Vdet2≠Vrel2	Тур-0.090	vieiz	Typ+0.090	V
放電過電流検出電圧	Vdet3		Idch36*Rsson36 ※2			V
充電過電流検出電圧	Vdet4		-Ichg36*Rsson36 ※2			V
短絡検出電圧	Vshort		Typ-0.010	Vshort	Typ+0.010	V
OV充電禁止最大電圧	Vst		0.60	0.90	1.20	V
DV 兀电宗止取入电圧 VSU		1.10	1.25	1.40	V	
0V充電許可充電器電圧	Vst		-	-	1.60	V
		検出遅延時間項目				
過充電検出遅延時間	tVdet1		Typ*0.8	tVdet1	Typ*1.2	S
過放電検出遅延時間	tVdet2		Typ*0.8	tVdet2	Typ*1.2	ms
放電過電流検出遅延時間	tVdet3		Typ*0.8	tVdet3	Typ*1.2	ms
充電過電流検出遅延時間	tVdet4		Typ*0.8	tVdet4	Typ*1.2	ms
短絡検出遅延時間	tVshort		※ 2	tVshort	%2	us
		MOS-FET項目				
ソース遮断電流	ISSS	VSS=10V	-	-	1.0	uA
ソース・ソース間オン抵抗45	RSS(on)45	VDD=4.5V , Is=3.0A	3.5	4.7	6.1	mΩ
ソース・ソース間オン抵抗35	RSS(on)35	VDD=3.5V , Is=3.0A	3.5	4.7	6.1	mΩ
ソース・ソース間オン抵抗25	RSS(on)25	VDD=2.5V , Is=3.0A	4.0	5.7	7.7	mΩ
ボディダイオード順電圧	VF	Is=1A	0.40	0.60	0.80	V

^{※2} 過電流検出電流、短絡検出遅延時間の精度は設定値によって変わります。詳細に関しましては弊社までお問い合わせください。





ブロック図/応用回路例



記号	部品	最小値	推奨値	最大値	単位
R1	Resistor	1	330	1	Ω
C1	Capacitor	0.01	0.1	1.0	uF
R2	Resistor	-	1.0	10.0	kΩ
C2/C3	Capacitor	-	0.1	-	uF

※使用上の注意点

各端子に挿入された抵抗はICの保護用のものです。静電破壊耐圧、ラッチアップ耐圧の向上に効果があります。 コンデンサは電圧の変動や外来電磁ノイズに対する耐力および静電破壊耐圧の向上に効果があります。 C2、C3は両方もしくはいずれかのご使用をご検討下さい。

上記回路は参考例です。抵抗や容量の挿入の要否、挿入位置および定数はシステムとしての機能や特性をご確認の上選定してください。