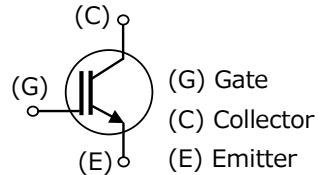


パワー半導体 IGBT(絶縁ゲート型バイポーラトランジスタ) MI-Series 1250V/50A

MMJC550F00**

概要

当社のIGBT（ペアチップ）は、アナログ半導体デバイス製造で培った様々な技術を活用し、高効率化と省エネルギー化に貢献できる幅広い高電圧・大電流対応の製品を揃えております。



用途

- ・産業機器
- ・汎用インバータ
- ・溶接機
- ・無停電電源装置 (UPS)

最大定格

特記なき場合 $T_j=25\text{deg.}$

| 項目 | 記号 | 製品規格 | 単位 |
|-------------|------|----------|----|
| コレクタ・エミッタ耐圧 | VCES | 1250 | V |
| ゲート耐圧 | VGES | ± 30 | V |
| コレクタ電流 *1) | IC | 50 | A |
| 接合温度 | Tj | -40～+175 | °C |

*1)コレクタ電流は、Tj (max) および組立後の熱特性によって制限されます。

特長

- ① フィールドストップトレニンゲートIGBT
- ② 低コレクタ飽和電圧
- ③ 高短絡耐量
- ④ 低スイッチング損失

チップ仕様

| 項目 | 値 | 単位 |
|--------|----------------|----|
| チップ厚 | 130 | μm |
| チップサイズ | 6.8x7.18(48.8) | mm |
| 表面電極 | 6.5 | μm |
| 裏面電極 | 1.45 | μm |

電気的特性

特記なき場合 $T_j=25\text{deg.}$

| 項目 | 記号 | 製品規格 | | | 単位 | 条件 |
|-------------------|-----------|------|------|-----------|----|--|
| | | Min | Typ | Max | | |
| コレクタリーク電流 | ICES | - | - | 1.00 | μA | $V_{ce}=1250\text{V}, V_{ge}=0\text{V}$ |
| ゲートリーク電流 | IGES | - | - | ± 500 | nA | $V_{ge}=\pm 30\text{V}, V_{ce}=0\text{V}$ |
| 閾値電圧 | VGE(th) | 5.00 | - | 6.80 | V | $V_{ce}=10\text{V}, I_c=1.7\text{mA}$ |
| 飽和電圧 | VCE (sat) | - | 1.65 | 1.95 | V | $I_c=50\text{A}, V_{ge}=15\text{V}$ |
| | | - | 1.85 | - | | |
| | | - | 1.90 | - | | |
| ゲート抵抗 | Rgint | - | 4.0 | - | Ω | |
| 入力容量 | Cies | - | 3800 | - | pF | $V_{ce}=25\text{V}, V_{ge}=0\text{V}, f=100\text{kHz}$ |
| 帰還容量 | Cres | - | 140 | - | pF | |
| スイッチング時間 ※参考特性 | td(on) | - | 95 | - | ns | $V_{cc}=600\text{V}, I_c=50\text{A}$ |
| | tr | - | 26 | - | ns | $V_{ge}=-15/+15\text{V}, R_g=15\Omega, \text{Inductive load, } L_s=100\text{nH}$ |
| | td(off) | - | 240 | - | ns | |
| | tf | - | 175 | - | ns | |
| 短絡耐量 | Tsc | 10 | - | - | μs | $V_{cc}=800\text{V}, V_{ge}=15\text{V}, T_j=150\text{°C}$ |

この特性はモールドパッケージまたは評価基板に組み込んだ場合の特性です。組立条件等によっては満足できない場合があります。
保証値ではありませんのでご了承ください。

チップ外形図

