

PST893R

2023/03/22

概要

本ICは、CPUやロジックシステムにおける電源電圧の立ち下がり、瞬断を監視してシステムリセットするリセットICです。

PST893/894Rは、外付コンデンサによる遅延端子及びマニュアルリセット端子があります。マニュアルリセット機能は、任意のタイミングでリセットが可能です。

したがって、強制リセットやテスト機能が必要なアプリケーションに適しています。

用途

- ・ CPU、MPUのリセット回路
- ・ ロジック回路のリセット回路
- ・ バッテリ電圧チェック回路
- ・ バックアップ回路の切り替え回路
- ・ レベル検出回路

特長

低消費電流

主な仕様

絶対最大 定格 [V]	推奨動作電圧 Min. [V]	推奨動作電圧 Max. [V]	検出電圧 Min. [V]	検出電圧 Max. [V]	検出電圧精度 [%]	消費電流 [μ A]
6.5	0.70	6.00	0.8	5.2	± 1	0.35

PST893R

2023/03/22

解除遅延時間	出力形式	出力論理	センス分離	マニュアルリセット	回路構成
可変	CMOS	Active L	No	Yes	1ch Reset
動作周囲温度 Min. [°C]	動作周囲温度 Max. [°C]	ヒステリシス電圧 Typ. [V]	遅延抵抗 Typ. [MΩ]		
-40	85	VTH(Typ.)×0.05	1		
遅延端子しきい値電圧 Typ.			付加機能		
VDD×0.5			マニュアルリセット		

パッケージ

SOT-25A

事例・課題解決

車載向けオープン/ショート検知機能付きLDOの開発。電流測定アンプや制御ソフト設計不要なシンプル構成でも高い精度と高信頼性の両立が可能に！【電源IC】